

**MODELO DE PLANO DE ENSINO
FICHA Nº 2 (variável)**

Disciplina: Projeto de Circuitos Integrados Analógicos		Código: TE152
Natureza: () obrigatória (X) optativa	Semestral (X) Anual () Modular ()	
Pré-requisito: não possui	Co-requisito: não possui	
Modalidade: (X) Presencial () EaD () 20% EaD		
C.H. Semestral Total: 60 C.H. Anual Total: C.H. Modular Total: 60 PD: 60 LB: 00 CP: 00 ES: 00 OR: 00 C.H. Semanal: 04		
EMENTA (Unidades Didáticas)		
Modelagem de Transistor MOS; Simulação de Circuitos; Circuitos Analógicos MOS; Amplificadores;		
PROGRAMA (itens de cada unidade didática)		
Fluxo de Projeto de circuitos integrados. Processos de fabricação de circuitos integrados. Modelos de transistores MOS. Projetos de circuitos analógicos MOS. Técnicas de layout de circuitos integrados MOS. Layout de circuitos analógicos MOS. Simulações (esquemático e post-layout) de circuitos analógicos MOS.		
OBJETIVO GERAL		
O aluno deverá ser capaz de analisar e projetar circuitos integrados analógicos em tecnologia MOS, do esquemático ao layout.		
OBJETIVO ESPECÍFICO		
A partir de conceitos teóricos sobre circuitos analógicos, o aluno deverá ser capaz de utilizar ferramentas computacionais de simulação para projetar circuitos eletrônicos visando a integração em tecnologias MOS.		
PROCEDIMENTOS DIDÁTICOS		
A disciplina será desenvolvida mediante aulas expositivo-dialogadas onde serão abordados os conceitos teóricos e práticos de projetos de circuitos integrados analógicos. A assimilação deste conteúdo será reforçada através de projetos de circuitos eletrônicos, desenvolvidos em ferramenta computacional específica.		

PLANO DE ENSINO

FICHA Nº 2 (variável)

FORMAS DE AVALIAÇÃO

A construção do conhecimento e os projetos serão realizados em equipes. A avaliação será feita por meio de relatórios referentes aos diferentes trabalhos de discussão e aprofundamento dos conteúdos e das diferentes etapas dos projetos. A média final será a média aritmética das notas obtidas nos relatórios.

Datas Importantes:

SEATEL: 21 à 25 de Maio (não haverão aulas presenciais)

Orientações:

- Evite chegar atrasado
- Desligue o telefone celular antes do início das aulas
- Reserve um tempo diário (extra-classe) para revisar os conteúdos
- Participe das monitorias

BIBLIOGRAFIA BÁSICA (3 títulos)

- Sedra and K. Smith, Microelectrônica, 5ª edição, Pearson 2007
- B. Razavi, Fundamentos de Microeletrônica, LTC 2010
- Richard C. Jaeger, Travis N. Blalock , Microelectronic circuit design — 4th ed. McGraw-Hill, 2011

BIBLIOGRAFIA COMPLEMENTAR (2 títulos)

- Boylestad e Nashelsky, Dispositivos Eletrônicos e Teoria de Circuitos, 11ª Edição, Person 2013.
- Schilling e Belove - Circuitos Eletrônicos Discretos e Integrados

Professor da Disciplina: André Augusto Mariano, Ph.D.

Assinatura: _____

Chefe de Departamento: _____

Assinatura: _____

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada